**Reduccion de ratio de error de single qubit gates a con el uso de descomoposicion autoconciente de ruido a compuertas nativas**

En la era acutal de tecnologia NISQ, el uso practico de computadoras cuánticas se mantiene inhibido por nuestra incapacidad para aislar de forma apta a los qubits de su ambiente. Esto con el fin de mitigar errores computacionales. En este paper veremos que el estado inicial de los qubits y los parámetros standard que describen su decoherencia pueden ser controlados para mitigar el error de single qubit gates. El protocolo usado se basa en el acceso por nube a los procesadores IBM.

Introduccion

A pesar de todos los sistemas físicos existentes para QC, los superconducting transmin qubits se han mostrado prometedores en cuanto a lograr computadoras cuánticas escalables.Ademas, fueron ofrecidas al publico a través de servicios cloud por empresas como IBM, Rigetti Computing y Amazon. A pesar de esto, en la era actual de dispositivos NISQ, la habilidad de estas maquinas para lograr su máximo potencial esta limitado por los errores computacionales que surgen de la interaccion de los qubits con su entorno.

Si bien estas interacciones poco beneficiosas pueden suprimirse desarrollando hardware cuantico resiliente a ruido, el ruido presente durante la ejecución de circuitos también puede mitigarse con optimización en el proceso de compilación. Muchos protocolos de optimizacion basados en software han sido mostrados.Pero en este paper, se mostrara un protocolo para mejoras de fidelidad de compuertas de 1 qubits generales,gracias a obtener conocimiento de los parámetros de decoherencia del qubit para generar una descomposición conciente de ruido optimizada en(into) las compuertas nativas del hardware. La optimización de compuertas nativas es una tarea complementaria y una fuerte herramienta de mitigación de ruido por su propia cuenta. Pero requiere control a nivel de pulso, que es un nivel de hardware que es poco conocido e inaccesible para muchos usuarios de dispositivos NISQ. Buscaremos obtener una reducción de los ratios de error de gates single qubit sin la necesidad de tener acceso a este nivel tan bajo de control.Logrando esta descomposición, sin tener en cuenta de la mejora propia de las compuertas nativas, podemos demostrar que la eficacia del protocolo. Tambien puede ser adaptado para ser usado en QCs en otras plataformas de hardware(sistemas físicos).

Los estudios demuestran que es posible mejorar significativamente la fidelidad de single qubit gates en base a tener conocimiento del estado incial del qubit. Tambien se mejora los tiempos T1 y T2. Hicimos 2 experimentos:

* En el procesador cuantico ibmq\_rome, determinamos empíricamente la reducción buscada, usando la técnica antes mencionada de cuando el estado inciial del qubit es conocido
* En el procesador ibmq\_bogota, analizados la sensibilidad de nuestro enfoque con la exactitud de T1 y T2, los tiempos calibrados por el dispositivo.

Los resultados demuestran que se puede reducir el ratio de error en compuertas single qubit hasta un 38%, y de que el enfoque es muy robusto en cuanto a desvíos y descalibraciones de T1 y T2.Se puede probar mejoras medibles incluso cuando T1 y T2 son de hasta 2 ordenes de magnitud diferentes de sus valores verdaderos.

Compuertas nativas

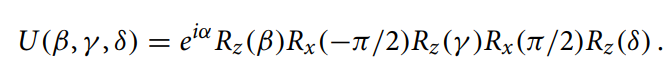
Empezaremos untroduciendo las compuertas nativas de IBM.Tambien como el compilador de quantum circuits descompone compuerta de 1 qubit en compuertas nativas.Usaremos el termino compuerta, rotacion y operación de forma indistinta(recuerda que una compuerta representa una operación matricial, y que toda operación matricial puede ser representada por una rotacion en la esfera de Bloch). La descomposición es, ,se da que

(1) donde Rz y Ry son rotaciones respecto al eje-z y eje-y. Como la fase global de un estado cuantico no tiene un efecto físico real, el valor de alfa es irrelevante. Esta función describe la descomposición de un gate singloe qubit en 3 rotaciones, 2 en el eje-z y una en el eje-y. Trabajeromos exclusivamente con las gates nativas del framework de descomposición standard de IBM:

* Rotaciones sobre el eje-x de múltiplos de pi/2
* Rotaciones sobre el eje-z de angulos arbitrarios.

Notemos que el set nativo de IBM puede expandirse usando control a nivel de pulso. PREGUNTAR(que es control a nivel de pulso?).Pero con el fin de hacer fácil de implementar nuestro protocolo para aquellos sin ese tipo de acceso a bajo nivel, mantenedros el set nativode gates que se describió arriba.

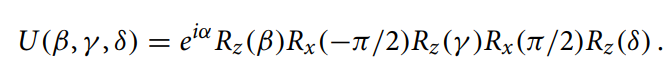
La descomposición dicha arriba puede ser reescrita en términos de las gates nativas de IBM Rz y Rx(+- pi/2):

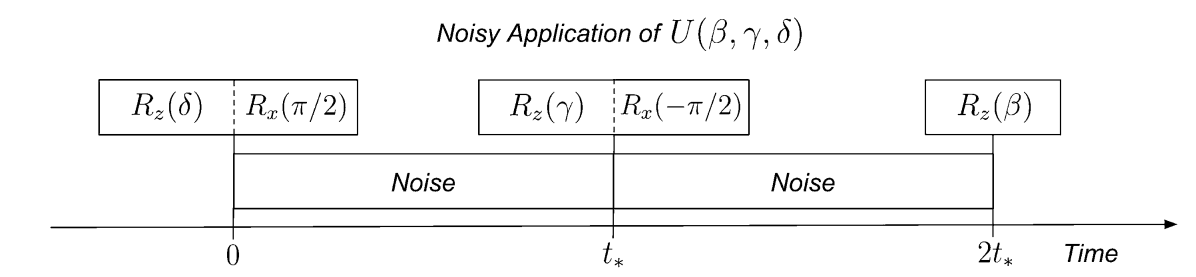
 (2) Cada gates de 1 qubit puede aplicar hacendo una aplicación secuencial de las gates natives descritas en esta ultima ecuación.

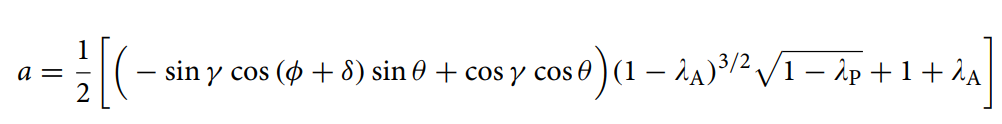
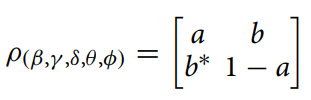
Antes de explicar el modelo de ruido, hablemos de la implementación física del native gate de IBM. Los sistemas cuánticos de IBM se construyen usando subperconducting transmon qubits con frecuencia prestablecida. Estos qubits se manipulas usando pulso de microondas. Las gates Rx(+-pi/2) se implementan calibrando los pulsos de microondas, mientras que Rz se realizan como gates “virtuales” de duración cero,aniadiendo un phase offset en el software.

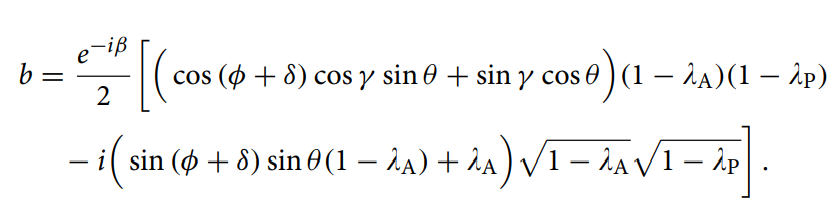
Modelo de ruido

Limitaremos nuestra atencion únicamente a la perdida de amplitud(relajación) y el desfase de los qubits, caracterizados por IBM como T1 y T2 respectivamente. Basandonos en la implementación del set nativo de IBM(descrito en la sección anterior) modelamos la aplicación de ruido para Rx(+-pi/2) como una rotacion instantánea, seguida de un decaimiento y un desfase a lo largo del tiempo t\*=duración de la compuerta. Enfarizamos que este modelo es una aproximación,aun asi es capaz de capturar lo suficiente las dinámicas de ruido para el objetivo del estudio.Esto es posible de aplicar con la aplicación inicial del operador Rx unitario, seguido por un apropiado operador de Krauss. Modelamos la aplicación ruida de una gate 1 qubit parametrizada por los angulos  aplicando estos operadores de Kraus luego de cada instancia de Rx(+-pi/2) en la ecuación 2.

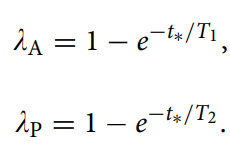




Vemos que primero se opera .Luego, como se hace una la operación , se modela su ruido durante su tiempo de ejecución, siendo equivalente al tiempo t\*. Se vuelve a operar una rotacion en x con teniendo otra simulación de ruido en un tiempo t\*.En total,tuvimos simulación de ruido durante 2t\*.Finalmente se opera la ultima rotacio en Z . En este modelo, la aplicación ruidosa de una gate single qubit con parametros transformara un estado inicial puro con esfera de Bloch , en un estado mixto con la siguiente matriz de densidad



En el paper, en Supplementary Information, se puede ver como obtener esta expression. La variable  es la probabilidad de una emisión espontanea durnate la aplicación de la rotacion en X, y  es la probabilidad de un phase flip espontaneo durante la aplicación de la rotacion en X. Ambos parámetros se definen como funciones de los sistemas T1 y T2, respectivamente, a lo largo de la t\*(la duración de la rotacion en X).



Optimizacion

Usando el modelo descrito, veremos el protocolo por el cual la fidelidad de una gate de 1 qubit arbitraria puede ser mejorada. Supongamos que deseamos implementar la operacion, que actua en un estado puro con coordenadas de la esfera de Bloch,representado abajo como 

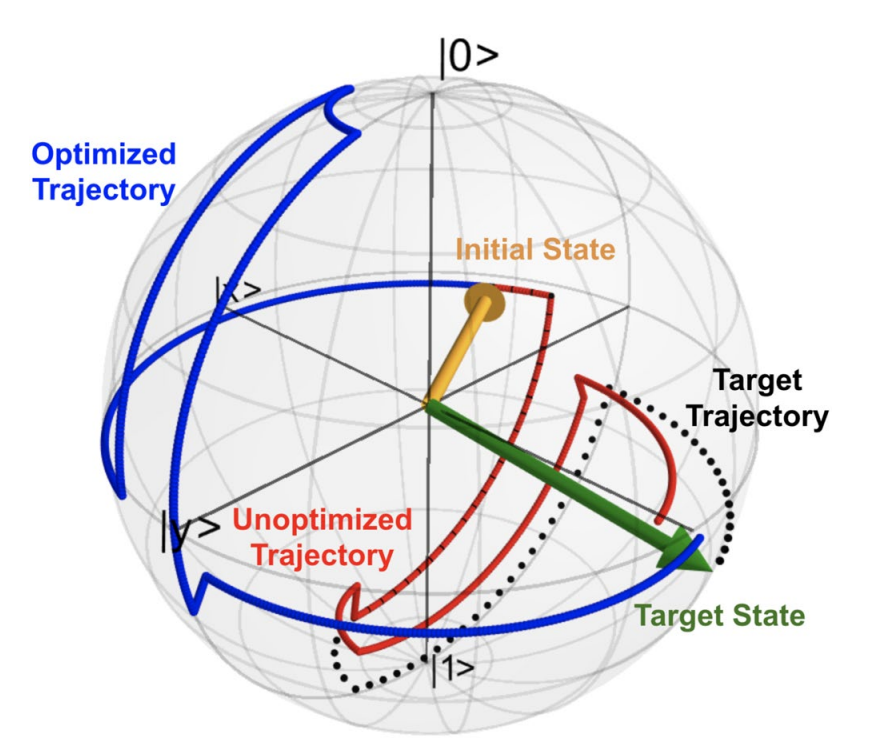
Nuestro protocolo busca maximizar la fidelidad a lo largo de los angulos de Euler



PREGUNTAR(no termino de entender del todo esta ecuación, me marea la matriz de densidad p al medio)

Se encuntra los angulos de Euler optimos  usando gradient descent sobre los parámetros . En presencia de ruido, la descomposición en compuertas nativas  mapeara el estado inicial con el estado objetivo con mayor fidelidad que con la descomposición standard de . Notemos que la ecuación mostrada tiene una forma cerrada explicita y de que, en gral, . Es decir, la descomposición optimizado no esta limitada a realizar la operación objetivo de forma perfecta,incluso con uasencia de ruido. En este estudio, el grandient descent in Python fue ejecutado usando la **funcionscipy.optimize.minimize** de la librería ScyPy, con el método **L-BFGS-B**. Para los parámetros usados en ambos experiemntos ejecutados en el hardware IBM, el gradient descent usado para optimización una single gate puede ser ejecutado aproximadamente en 0.2 segundos en una PC standard.

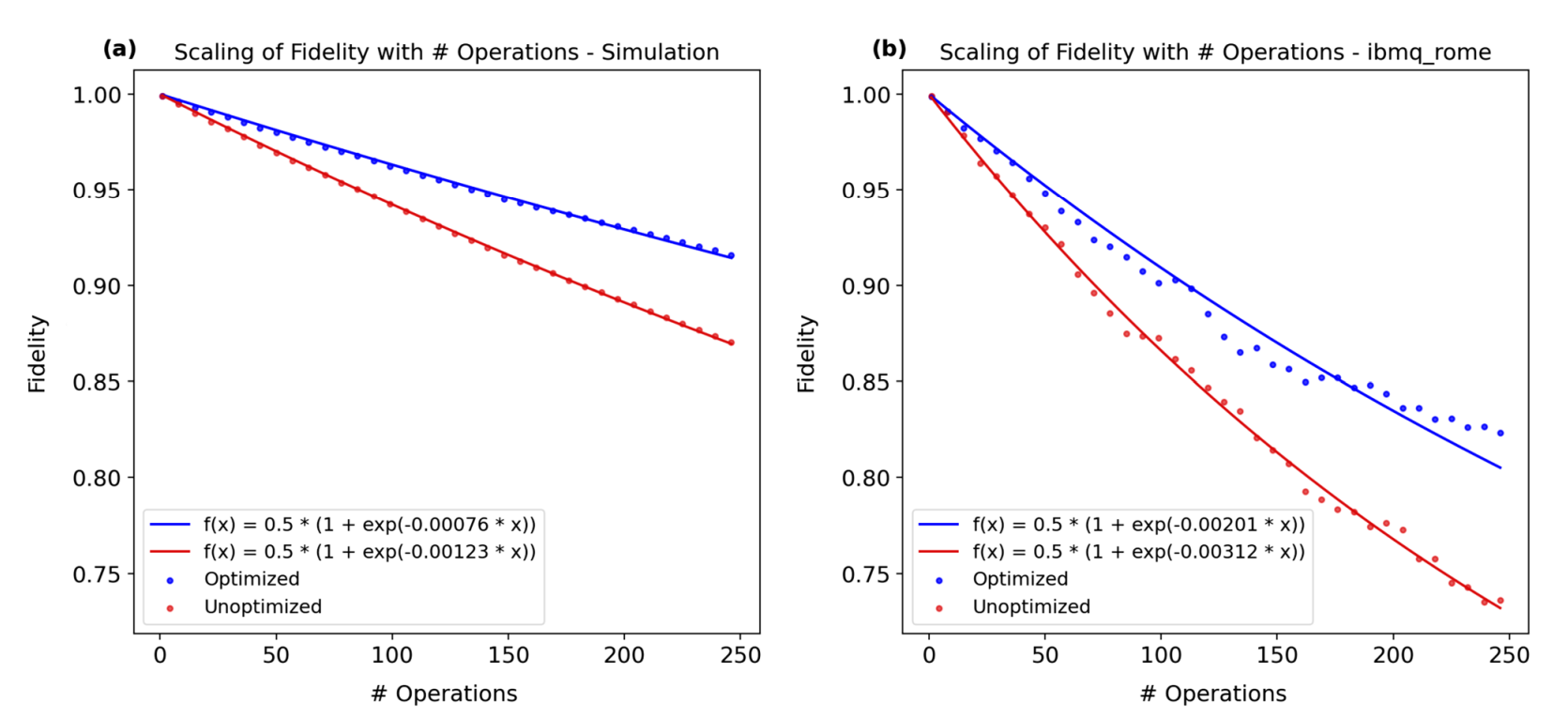
Para dar mas intuición en como la operación optimizado mejora la fidelidad, empezamos notando que el efecto de la relajación es mas pronunciada en el polo sur de la Bloch Sphere(estado excitado),y que el efecto del desfase es mas pronunciado en el ecuador de la Bloch Sphere(estados de superposición igual). Por esto, para mapear de mejor forma el estado inicial con el estad objetivo, el optimizador encuentra una trayectoria a lo largo de la esfera de Bloch que busca evitar lo máximo posible las regiones ruidosas.



En este ejemplo, el camino azul es el camino optimizado para llegar del initial state al target state.El rojo es el no optimizado. Observemos que el camino azul encuentra un camino que trata evitar las zonas de mayor ruido antes mencionadas(el ecuador y el polo sur).

Resultados

Reduccion de errores en ibmq\_rome: Validaremos nuestro protocolo en el qubit 3 de ibmq\_rome,determinando empircamente la reducción del ratio single qubit que podemos obtener con el optimizador. Los detalles técnico pueden verse en el paper. Como la mejora de fidelidad obtenida por el optimizador es relativamente baja, usamos un experiemnto RB para detectar estas mejoras,acumulándolas a lo largo de toda la secuencia de gates.Los detalles del experiemnto están en el paper.



Las líneas azules muestran la fidelidad promedio para circuitos optimizados, y el rojo para circuitos no optimizados. El plot izquierdo es la ejecución de la simulación, y el derecho el de ibmq\_rome.